

<나노반도체공정·장비계약학과>

2025학년도 일반대학원 학생 모집 _ 협약(참여)기업별 세부 채용 계획

기업	구분	직무내용 (담당 예정 업무)	지원 자격 (전공, 어학, 자격증 등)
AP시스템	반도체 공정	<ul style="list-style-type: none"> - 신규개발장비 사양 설정 및 최적화 Recipe 확보(열처리, 플라즈마 장비) - 고객사 평가 진행(Live Demo, JEP) 및 양산 Qual 확보 (열처리, 플라즈마 장비) - 신규개발장비 양산 이관 - 신규개발장비 고객사 소개 	<ul style="list-style-type: none"> - 반도체, 신소재, 전자공학(반도체 관련 이수자), 물리, 화학 전공자 또는 이에 준하는 Engineering Background 가진 자
H&Iruja	공정기술 엔지니어	<ul style="list-style-type: none"> • 반도체 및 디스플레이 장비 공정 평가 • 반도체 관련 소자 제작 및 박막특성 평가 • 전자기장 시뮬레이션 <ul style="list-style-type: none"> - Gas 유동해석 - 자기장 시뮬레이션을 통한 Target 효율 - 전자기장을 통한 열해석 	<ul style="list-style-type: none"> - 학력 : 학사/석사 - 전공 : 공학계열 (재료, 화학, 물리, 전기전자, 반도체, 디스플레이, 기계 등) - 병역 : 무관 - 근무지 : 충남아산
S&S Tech	연구소 연구원	<ul style="list-style-type: none"> - EUV Photolithography 관련소재 개발 등 업무 	<ul style="list-style-type: none"> - 학력 : 대졸(4년제) 이상 - 전공 : 재료, 물리, 화학, 금속, 전자, 광학 등 - 우대사항
	생산기술 엔지니어	<ul style="list-style-type: none"> - Blankmask 공정개선 관련 업무 	<ul style="list-style-type: none"> : 반도체&디스플레이 공정 유경험자 : 증착, 세정, 코팅공정 유경험자 : Photolithography 공정 유경험자 : 외국어(영어 등) 능력 보유자
MiT	개발	<ul style="list-style-type: none"> - 반도체용 초음파 검사 공정 기술 개발 - 반도체용 초음파 검사 장비 SW 개발 	<ul style="list-style-type: none"> - 전공: 컴퓨터, 전자공학, AI, 등 SW 관련학과 - 어학 : 무관 - 우대사항 : 자격증 소지자
(주)EO technics	레이저 개발1	<ul style="list-style-type: none"> - 공진기 설계, 시뮬레이션 	<ul style="list-style-type: none"> - 전공 : 물리, 광학, 레이저 관련
	레이저 개발2	<ul style="list-style-type: none"> - 레이저 안정성 개선 	<ul style="list-style-type: none"> - 전공 : 물리, 광학, 레이저, 기계공학 관련
파크시스템스	시스템연구소 시스템평가팀	<ul style="list-style-type: none"> - System 실험 계획 수립 및, 평가, 자료 분석 	<ul style="list-style-type: none"> - 전공 : 물리, 광학, 이공계
	시스템연구소 메카트로닉스팀	<ul style="list-style-type: none"> - 기계 설계 : 기구 해석 및 실험/평가 - 도면 작성 및 ERP/PLM 품번 등록 (Part List 작성 및 생산 이관) 	<ul style="list-style-type: none"> - 전공 : 기계 공학/기계 설계 (설계 경험)
	시스템 연구소 개발기획팀	<ul style="list-style-type: none"> - 개발기획, 검토 프로젝트 관리 	<ul style="list-style-type: none"> - 전공 : 물리, 전자, 이공계
	선행기술연구소 광학개발팀	<ul style="list-style-type: none"> - White light interferometry (WLI), OCT 및 간섭 광학계 개발 - 엘립소메트리 개발 - 광학설계 및 실험 	<ul style="list-style-type: none"> - 전공: 광학, 물리, 전자 - 우대사항 : 수치해석, 이미지처리 : 푸리에광학 : 기하광학(Zemax, CodeV)
	Industrial Field application	<ul style="list-style-type: none"> - NX-WAfer/NX-Hybrid WLI/NX-eAFM Application/Recipe set up 지원 - 긴급 Application 지원 - 사외 고객 Demo 진행 - Daily 고객 Application 지원 분석/향수 공정 예측 - Application 관련 VOC 파악 	<ul style="list-style-type: none"> - 전공 :4년제 이상 - 우대사항 : AFM 경력자 우대 : AFM 표면 측정 관련 지식 - 기타 : 해외 지원을 위한 영어 회화 중/상

PSK	공정개발	<ul style="list-style-type: none"> • PSK Group별 담당 장비 관리 및 운영 - 고객사 요구 사양에 맞는 공정조건 및 Process Kit 개발, 공정 개발, 개선 및 불량 발생시 분석 Tool (성분/구조/Data) 및 결과를 해석, 개선안 도출 • 사용시스템/Tool: Minitab(Jump) • 수행업무 - 사내 개발 장비 관리 : 성능평가 : 유지 보수 관리 : 핵심부품 관리, 개선 - Demo Wafer 평가, 분석 : Demo 완료 보고서 작성 - 고객 미팅, 고객 Support : 불량 분석 및 개선안 제공 : 고객사 공정 Set up 지원 	<ul style="list-style-type: none"> - 학력: 학사, 석사, 박사 - 전공: 물리, 재료, 화학, 전자, 전기 등 반도체 관련학과 - 자격: 신입 / 경력 10년 이상(반도체 Etch 또는 CVD 장비운영) - 우대사항: 외국어 능통자(영어/중국어), 반도체 공정/장비 운용 경험자, 불량 Trace 및 공정제어 경험 있는자 (Particle, CD, Etchrate 등)
(주)KWT솔루션	박사 연구원	<ul style="list-style-type: none"> - PIC-MCC 개발자 (Particle in Cell Monte Carlo Collision) (K-PIC S/W 업그레이드 및 유지보수) 	<ul style="list-style-type: none"> - 학력 : 박사 - 전공 : 전기·전자, 기계, 화학, 물리 - 병역 : 필 - 자격증 : 졸업 또는 학술 논문, 어학 증명서
덕산하이메탈(주)	연구소 개발1그룹	<ul style="list-style-type: none"> 연구개발 (R&D) - 솔더 조성 개발 및 시뮬레이션 기술 개발 	<ol style="list-style-type: none"> 1. 전공 : 우선순위 = 1) > 2) > 3) <ol style="list-style-type: none"> 1) 금속, 재료, 신소재공학 2) 화학 3) 시뮬레이션(Ansys 등) 2. 어학 및 자격증 <ul style="list-style-type: none"> - 자격 제한 없음, 우대 사항
	연구소 개발2그룹	<ul style="list-style-type: none"> 연구개발 (R&D) - Solder Paste & Flux 개발 	<ol style="list-style-type: none"> 1. 전공 : 화학, 화학공학(유기계열) 2. 어학 및 자격증 <ul style="list-style-type: none"> - 자격 제한 없음, 우대 사항
	연구소 연구1그룹	<ul style="list-style-type: none"> 연구개발 (R&D) - 첨단 반도체 패키징용 신소재 개발 	<ol style="list-style-type: none"> 1. 전공 : 우선순위 = 1) > 2) <ol style="list-style-type: none"> 1) 금속, 재료, 신소재공학 2) 화학, 화학공학, 고분자공학 2. 어학 및 자격증 <ul style="list-style-type: none"> - 자격 제한 없음, 우대 사항
	연구소 연구2그룹	<ul style="list-style-type: none"> 연구기획 (R&D) - 정부/산학과제 및 신사업 기획 - 반도체 및 패키징 기술/시장 동향 분석 - 자체 AI 플랫폼 구축 	<ol style="list-style-type: none"> 1. 전공 : 우선순위 = 1) > 2) > 3) <ol style="list-style-type: none"> 1) 금속, 재료, 신소재공학 2) 화학, 화학공학, 산업공학 3) AI 프로그램 개발 관련 2. 어학 및 자격증 <ul style="list-style-type: none"> - 자격 제한 없음, 우대 사항
	연구소 공정개발그룹	<ul style="list-style-type: none"> 연구개발 (R&D) - NPI(New Product Introduction) 제품 대응 → 양산 조건 내 신규 Design 제품 - 양산 제품 공정 개선 - 양산 제품 신규 공법 개발 	<ol style="list-style-type: none"> 1. 전공 : 우선순위 = 1) > 2) <ol style="list-style-type: none"> 1) 금속, 재료, 신소재공학 2) 기계공학 2. 어학 및 자격증 <ul style="list-style-type: none"> - 자격 제한 없음, 우대 사항